

この度は弊社製品をご購入頂き誠に有難うございます。

はじめに、必ず本紙と取扱説明書または仕様書等をお読みご理解した上でご利用ください。本冊子はいつでも見られる場所に大切に保管してください。

【ご利用にあたって】

1. 本製品のデザイン・機能・仕様は性能や安全性の向上を目的に予告なく変更することがあります。また、価格を変更をする場合や資料及び取扱説明書の図が実物とは異なる場合もあります。
2. 本製品は著作権及び工業所有権によって保護されており、全ての権利は弊社に帰属します。

【限定保証】

1. 弊社は本製品が頒布されているご利用条件に従って製造されたもので、取扱説明書に記載された動作を保証致します。
2. 本製品の保証期間は購入戴いた日から1年間です。

【保証規定】

保証期間内でも次のような場合は保証対象外となり有料修理となります

1. 火災・地震・第三者による行為その他の事故により本製品に不具合が生じた場合
2. お客様の故意・過失・誤用・異常な条件でのご利用で本製品に不具合が生じた場合
3. 本製品及び付属品のご利用方法に起因した損害が発生した場合
4. お客様によって本製品及び付属品へ改造・修理がなされた場合

【免責事項】

弊社は特定の目的・用途に関する保証や特許権侵害に対する保証等、本保証条件以外のものは明示・黙示に拘わらず一切の保証は致し兼ねます。また、直接的・間接的損害金もしくは欠陥製品や製品の使用方法に起因する損失金・費用には一切責任を負いません。損害の発生についてあらかじめ知らされていた場合でも保証は致しかねます。ただし、明示的に保証責任または担保責任を負う場合でも、その理由のいかんを問わず、累積的な損害賠償責任は、弊社が受領した対価を上限とします。

本製品は「現状」で販売されているものであり、使用に際してはお客様がその結果に一切の責任を負うものとします。弊社は使用または使用不能から生ずる損害に関して一切責任を負いません。

保証は最初の購入者であるお客様ご本人にのみ適用され、お客様が転売された第三者には適用されません。よって転売による第三者またはその為になすお客様からのいかなる請求についても責任を負いません。

本製品を使った二次製品の保証は致しかねます。

製品をご使用になった時点^{※1}で上記内容をご理解頂けたものとさせていただきます

ご理解頂けない場合、未使用のまま商品到着後、1週間以内に返品下さい。代金をご返金致します。尚、返品の際の送料はお客様ご負担となります。ご了承下さい。

※1 製品が入っている北斗電子ロゴ入り袋を開封した時点でご使用したとみなします

H8 Tiny Series BB64E Evaluation Board 取扱説明書



H8Tiny Base Board シリーズ オプション 学習用 I/O ボード

本ボードは、弊社 H8Tiny Base Board シリーズオプションボードとして、マイコンボード H8TinyBB64E3687F と合わせて H8/3687F を学んで頂く I/O ボードです。ルネサス エレクトロニクス株式会社 e-school 教材として活用されており、e-school 教材プログラムでのご利用も可能です。

マイコンボードには BB64E3687F をご利用下さい。他のマイコンでは信号配置やアドレスが異なる為、ご利用頂けません。

製品内容 I/O ボード BB64E Evaluation Board、AC 電源アダプタ(5V 国内用)、通信ケーブル(4P 片側圧着済み 50cm)、回路図

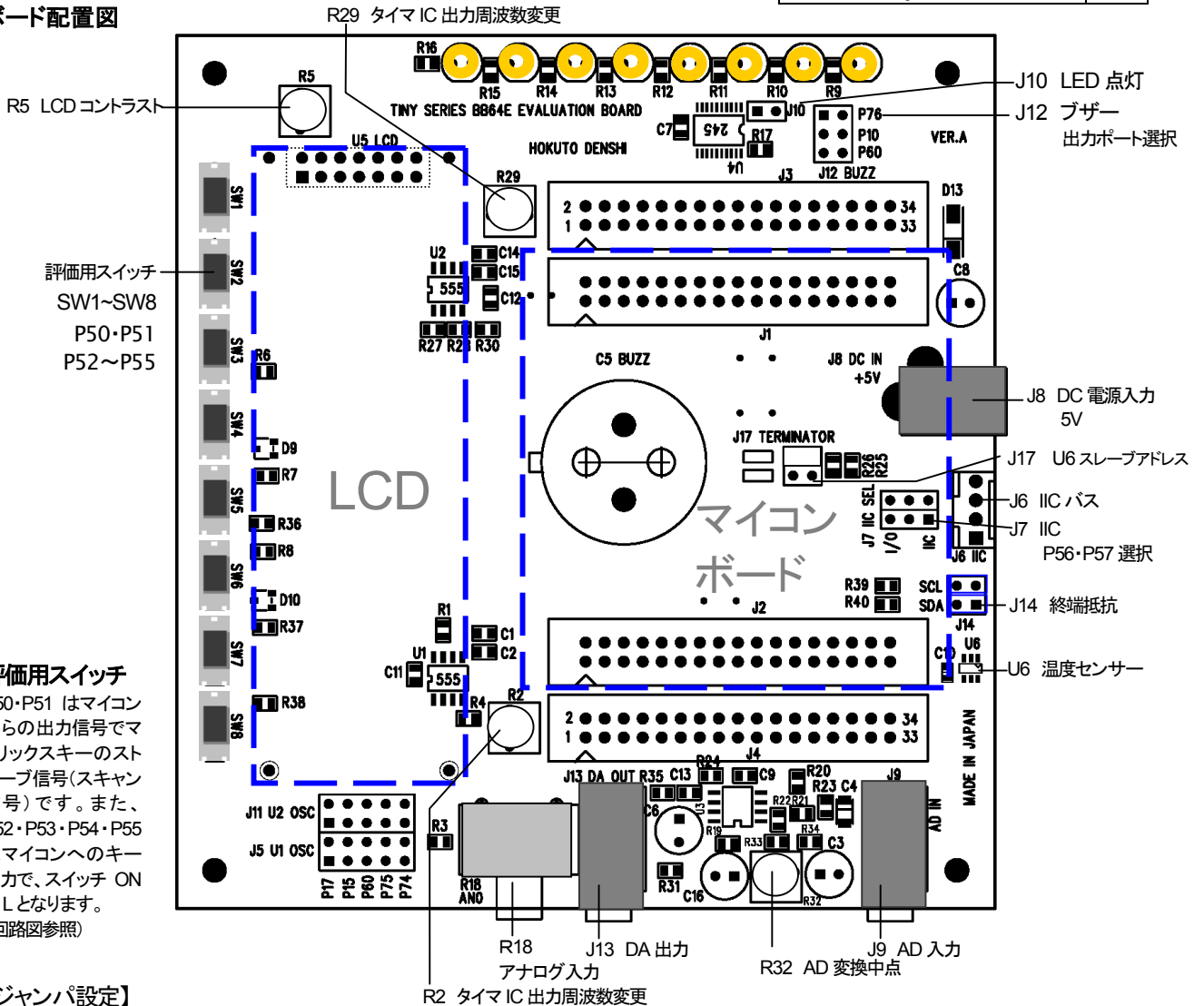
仕様

U1, U2	プレジジョンタイマ	HA17555FP (ルネサス エレクトロニクス)		
U3	アンプ	LM6142BIM (NS)		
U4	ロジックIC	HD74LVC245ATELL (ルネサス エレクトロニクス)		
U5	LCD	16×2 桁ドットマトリックス(5V 仕様)		
U6	温度センサー	TMP101NA/250 (テキサスインスツルメント)		
C5	圧電ブザー	40R-3V	EE-2108K-40R-3V	
R21, R29	プレジジョンタイマ出力変更	GF06P 105	1M Ω	半固定可変抵抗器
R5	LCD コントラスト	GF06P 103	10K Ω	半固定可変抵抗器
R18	アナログ入力ボリューム	RV16YP 10S	10K Ω	可変抵抗器
R32	AD 変換入力中点調整	GF06P 105	1M Ω	半固定可変抵抗器

【実装コネクタ】

J1, 2	I/O (マイコンボード接続)	34ピン
HIF3FB-34DA-2.54DSA (ヒロセ)		
MIL 規格標準 2.54 ピッチ ストレート オス		
J3, 4	未実装	34ピン
MIL 規格標準 2.54 ピッチ ストレートオス適合		
J6	IICバス	4ピン
CLP2504-0101F (SMK) ストレートオス		
J8	DC 電源入力 (5V)	-
付属 AC アダプタ接続用標準 DC ジャック		
J9	AD 入力	-
ステレオジャック J121-205F		
J13	DA 出力	-
ステレオジャック J121-205F		

ボード配置図



評価用スイッチ

P50・P51 はマイコンからの出力信号でマトリックスキーのストロブ信号(スキャン信号)です。また、P52・P53・P54・P55 はマイコンへのキー入力で、スイッチ ON で L となります。(回路図参照)

【ジャンパ設定】

J5	U1 OSC 選択ジャンパ	※J5・J11 は同じ端子の入力として同時に	J10	ショート時 LED 点灯
J11	U2 OSC 選択ジャンパ	ジャンパをしないで下さい	J12	C5 ブザー出力ポート選択 P76・P10・P60 より使用ポート 1 つをショート ※同時に 2 つ以上ショートしないで下さい
J7	IIC P56・P57 選択	I/O 側ショート...J3 より使用 IIC 側ショート...J6 IIC バスより使用	J14	IIC 終端抵抗 複数接続時、1 台を SCL・SDA ショート
			J17	U6 温度センサ TMP101 スレーブアドレス設定ジャンパ

※ 積層セラミックコンデンサ 0.1 μ F C1608JB1H104K (TDK) 左記に値する部品もしくは、同等品を使用しています



資料 LCD



資料1 液晶部について 特長

- 5×7ドットマトリックス+カーソル、16桁×2の液晶表示
- 1/16 デューティ
- 192種のキャラクタジェネレータ ROM
文字フォント: 5×7ドットマトリクス
- プログラム書き込み可能な8種のキャラクタジェネレータ RAM
文字フォント: 5×7ドットマトリクス
- 80×8ビットの表示データ RAM(最大 80文字)
- 4ビット及び8ビットの MPU とのインターフェイス可能
- 表示データ RAM、キャラクタジェネレータ RAM とともに MPU からの読み出しが可能
- 豊富なインストラクション機能
表示クリア 他 資料3 インストラクションについて参照
- 発振回路内蔵
- +5V 単一電源 ・ 動作温度範囲 0~50°C
- 電源投入時自動リセット回路内蔵
- CMOS プロセス使用

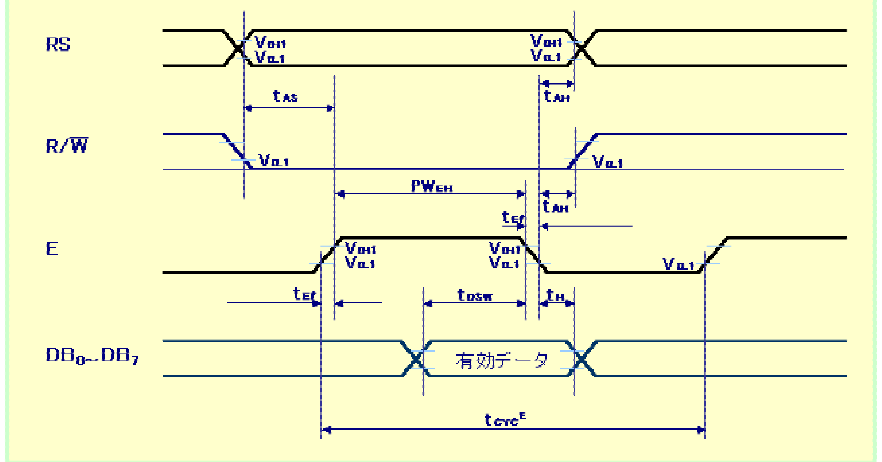
資料2 タイミング特性について

<タイミング>

項目	記号	MIN	MAX
イネーブルサイクル時間	tCYCE	500	-
イネーブルパルス幅 "High"レベル	PWEH	220	-
イネーブル立上がり・ 立下り時間	tEr•tEf	-	25
セットアップ時間 RS、R/*W→E	tAS	40	-
アドレスホールド時間	tAH	10	-
データセットアップ時間	tDSW	60	-
データホールド時間	tH	10	-

■書き込み動作 単位: ns
VDD=5.0V±5% VSS=0V Ta=0~50

MPUからモジュールへのデータの書き込み



資料3 インストラクションについて

<機能コード一覧>

インストラクション	コード										機能	実行時間 (MAX)	
	RS	R/*W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0			
表示クリア	0	0	0	0	0	0	0	0	0	1	1	全表示クリア後、カーソルをホーム位置(0番地)へ戻す	1.64ms
カーソル ホーム	0	0	0	0	0	0	0	0	1	*	*	カーソルをホーム位置へ戻し、シフトしていた表示も元へ戻る (DDRAMの内容は変化無し)	1.64ms
エントリー モード	0	0	0	0	0	0	0	1	I/D	S	S	カーソルの進む方向、表示をシフトするかどうかの設定 (データ書き込み及びデータ読み出し時に上記動作が行われます)	40µs
表示 ON/OFF コントロール	0	0	0	0	0	0	1	D	C	B	B	全表示のON/OFF[D]、カーソルON/OFF[C]、カーソル位置の文字のプリンク[B]をセット	40µs
カーソル/ 表示シフト	0	0	0	0	0	1	S/C	R/L	*	*	*	DD RAM の内容を変えずカーソルの移動、表示シフト	40µs
ファンクション セット	0	0	0	0	1	DL	N	F	*	*	*	インターフェイスデータ長[DL]、表示行数[N]、文字フォント[F]を設定	40µs
CG RAM アドレスセット	0	0	0	1	ACG						CG RAM のアドレスセット(以後送受するデータは CG RAM データ)	40µs	
DD RAM アドレスセット	0	0	1	ADD						DD RAM のアドレスセット(以後送受するデータは DD RAM データ)	40µs		
BF/アドレス 読出し	0	1	BF	AC						モジュールが内部動作中であることを示す BF 及び AC の内容を読出し (CG RAM/DD RAM 双方可)	40µs		
CG RAM/ DD RAM データ書き込み	1	0	書き込みデータ						CG RAM または DD RAM にデータを書き込む	40µs tADO=5.6µs			
CG RAM/ DD RAM データ読出し	1	1	読出しデータ						CG RAM または DD RAM にデータを読出す	40µs tADO=5.6µs			

*	: 無効のビット
ACG	: CGRAM のアドレス
ADD	: DDRAM のアドレス
AC	: アドレスカウンタ

- クロック発信周波数 (fOSK) が変化すると実行時間も変化します
例 fOSK=190kHz の場合 $37\mu s \times 270/190 = 53\mu s$
- tADO 時間はクロック発信周波数 (fOSK) によって変化します
 $tADO = 1.5 / (fOSK) (s)$

	=1	=0
R/L	右シフト	左シフト
S	表示をシフトさせる	表示をシフトしない
N	1/16 デューティ	1/8 または 1/11 デューティ
F	5×10ドットマトリックス	5×7ドットマトリックス
BF	内部動作中	インストラクション受付可
S/C	表示のシフト	カーソル移動

	=1	=0
I/D	インクリメント	デクリメント
DL	8ビット	4ビット
D	表示ON	表示OFF
C	カーソルON	カーソルOFF
B	プリンクON	プリンクOFF

資料4 文字コードと文字パターンについて

文字コードと文字パターンは下記例の通りの関係となっております (対応一覧は次の資料5文字コード一覧をご覧ください)

<CG RAM アドレスと文字コード・文字パターン>

- CGRAM データは“1”が表示上の選択、“0”が非選択に対応します
- 文字コードビット0-2とCGRAM アドレスビット3-5が対応します(3ビット8種)
- CGRAMアドレスビット0-2が文字パターンの行位置を指定します
- 文字パターンの8行目はカーソル位置で、カーソルとCGRAMデータの論理和をとって表示されますので、カーソル表示を行う際は8行目のCGRAMデータを0にして下さい
- 8行目のデータを1にするとカーソルの有無に関係なく1ビットが点灯します
- 文字パターンの列位置はCGRAMデータビット0-4に対応し、ビット4が左端になります
- CGRAMデータビット5-7は表示されませんが、メモリは存在しているので、一般のデータRAMとして使用できます
- CGRAMの文字パターンを読み出すときは文字コードの4-7ビットは全て“0”を選択します
- どのパターンを読み出すかは0-2のビットで決定しますが、ビット3は無効なので“00H”と“08H”では同じ文字が選択されます

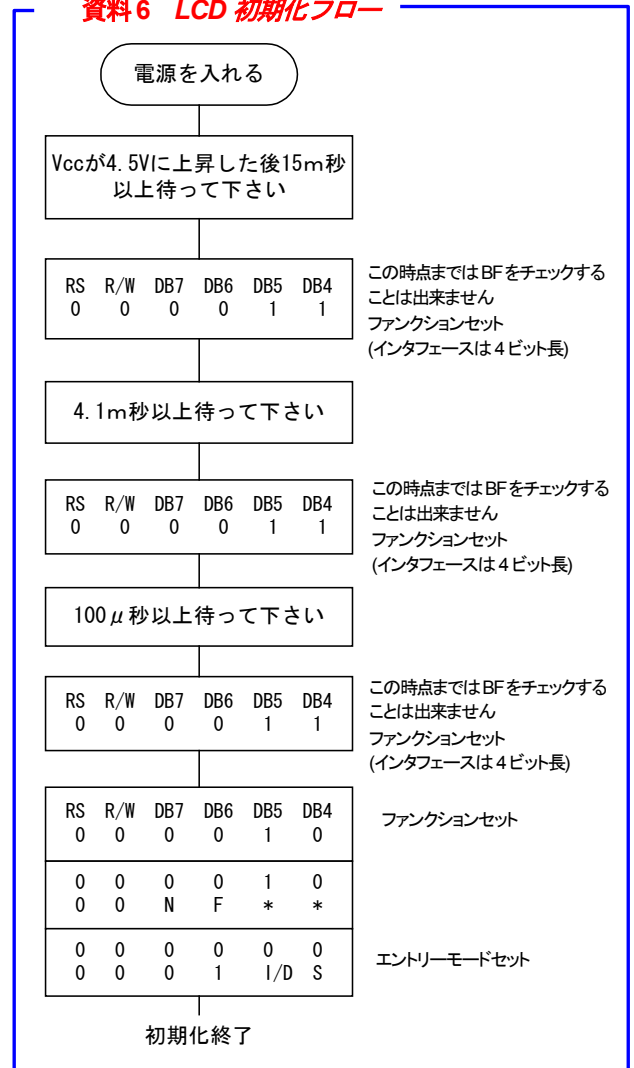
文字コード(DDRAMデータ)	CG RAMアドレス	文字パターン(CG RAMデータ)
7 6 5 4 3 2 1 0 上位ビット 下位ビット	5 4 3 2 1 0 上位ビット 下位ビット	7 6 5 4 3 2 1 0 上位ビット 下位ビット
0 0 0 0	0 0 0 0	* * * * 1 1 1 1 0
0 0 0 1	0 0 0 0	* * * * 1 0 0 0 1
0 0 1 0	0 0 0 0	* * * * 1 0 0 0 1
0 0 1 1	0 0 0 0	* * * * 1 1 1 1 0
1 0 0 0	0 0 0 0	* * * * 1 0 1 0 0
1 0 1 0	0 0 0 0	* * * * 1 0 0 1 0
1 1 0 0	0 0 0 0	* * * * 1 0 0 0 1
1 1 1 0	0 0 0 0	* * * * 0 0 0 0 0
		←カーソル位置
0 0 0 0	0 0 0 1	* * * * 1 0 0 0 1
0 0 0 1	0 0 0 1	* * * * 0 1 0 1 0
0 0 1 0	0 0 0 1	* * * * 1 1 1 1 1
0 0 1 1	0 0 0 1	* * * * 0 0 1 0 0
1 0 0 0	0 0 0 1	* * * * 1 1 1 1 1
1 0 1 0	0 0 0 1	* * * * 0 0 1 0 0
1 1 0 0	0 0 0 1	* * * * 0 0 1 0 0
1 1 1 0	0 0 0 1	* * * * 0 0 0 0 0
		←カーソル位置
0 0 0 0	1 1 1 1	* * * * 0 1 0 1 1
		* * * * 1 0 0 1 1
		* * * * 1 0 1 1 1
		* * * * 1 1 0 1 1
		* * * * 1 1 1 1 1
		←カーソル位置

資料5 文字コード・文字パターン対応一覧

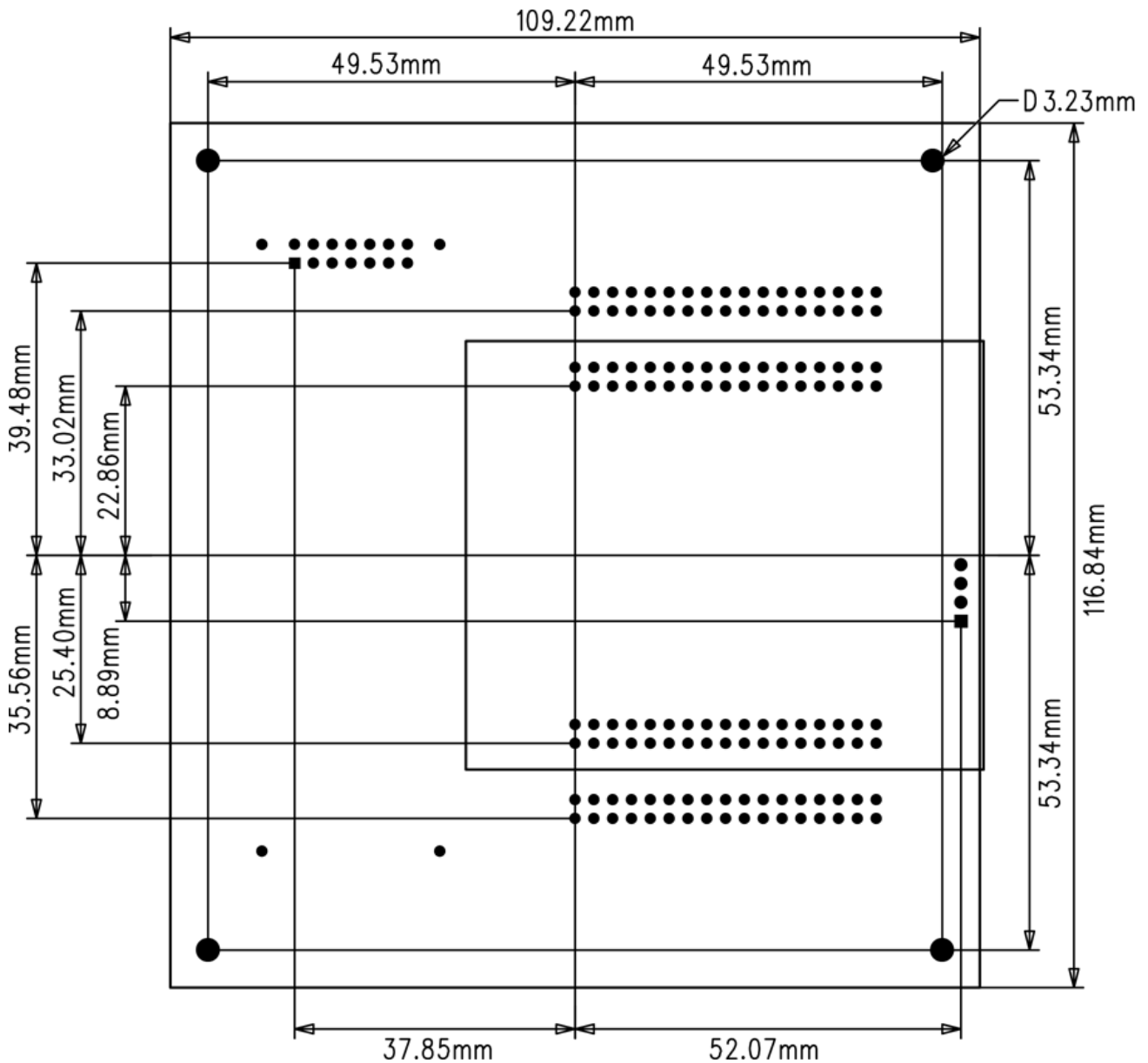
<文字コードと文字パターン対応表 >

上位4ビット 下位4ビット	0000	0010	0011	0100	0101	0110	0111	1010	1011	1100	1101	1110	1111
xxxx 0000	CG RAM (1)	0	@	P	`	p	-	タ	ミ	α	ρ		
xxxx 0001	(2)	!	1	A	Q	a	q	。	ア	チ	ム	ä	q
xxxx 0010	(3)	“	2	B	R	b	r	「	イ	ツ	メ	β	θ
xxxx 0011	(4)	#	3	C	S	c	s	」	ウ	テ	モ	ε	∞
xxxx 0100	(5)	\$	4	D	T	d	t	、	エ	ト	ヤ	μ	Ω
xxxx 0101	(6)	%	5	E	U	e	u	・	オ	ナ	ユ	σ	ü
xxxx 0110	(7)	&	6	F	V	f	v	ヲ	カ	ニ	ヨ	ρ	Σ
xxxx 0111	(8)		7	G	W	g	w	ア	キ	ヌ	ラ	g	π
xxxx 1000	(1)	(8	H	X	h	x	イ	ク	ネ	リ	ƒ	ˉ
xxxx 1001	(2))	9	I	Y	i	y	ウ	ケ	ノ	ル	-1	y
xxxx 1010	(3)	*	:	J	Z	j	z	エ	コ	ハ	レ	j	千
xxxx 1011	(4)	+	;	K	[k	{	オ	サ	ヒ	ロ	x	万
xxxx 1100	(5)	.	<	L	¥	l		ヤ	シ	フ	ワ	φ	円
xxxx 1101	(6)	-	=	M]	m	}	ユ	ス	ヘ	ン	ε	÷
xxxx 1110	(7)	.	>	N	^	n	→	ヨ	セ	ホ	°	ñ	
xxxx 1111	(8)	/	?	O	_	o	←	ツ	ソ	マ	°	ö	■

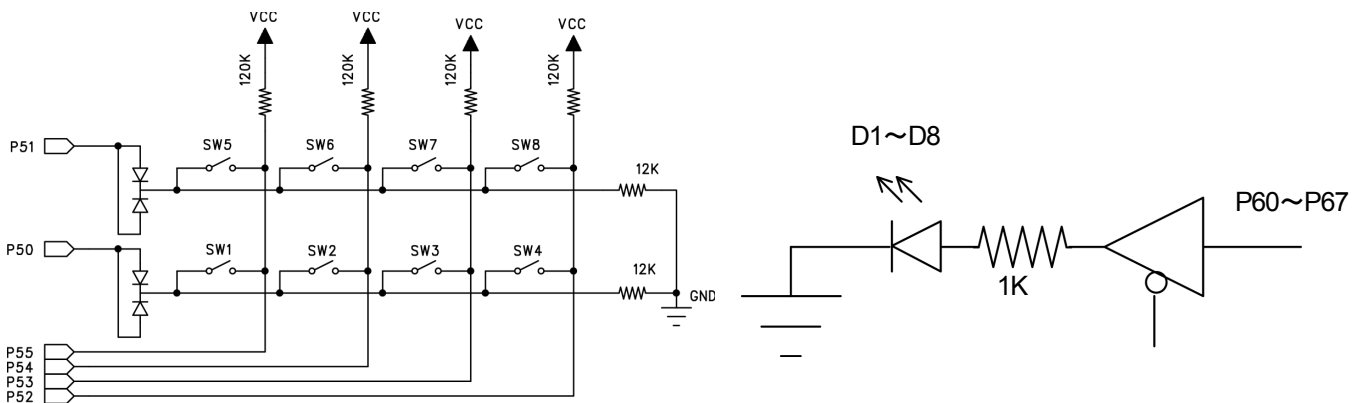
資料6 LCD 初期化フロー



寸法図 H8Tiny series BB64E Evaluation Board



評価用 SW・LED 回路図



※弊社の製品は、予告無しに仕様および価格を変更する場合がありますので、御了承下さい。
 ※未実装の部品に関してはサポート対象外です。お客様の責任においてご使用下さい。
 ※本ボードのご使用にあたっては、十分に評価の上ご使用下さい。

H8Tiny Series BB64E Evaluation Board 取扱説明書

©2003-2014 北斗電子 Printed in Japan 2003年9月29日初版 (hkt) REV4.0.3.0(140711) 発行 株式会社 **北斗電子**
 e-mail: support@hokutodenshi.co.jp (サポート用)、order@hokutodenshi.co.jp (ご注文用) URL: http://www.hokutodenshi.co.jp
 TEL 011-640-8800 FAX 011-640-8801 〒060-0042 札幌市中央区大通西 16 丁目 3 番地 7