

## 参考配線表

本ボードはジャンパ基板を用いることで、全 BB シリーズ CPU ボードのオプションとして使用できます。付属のジャンパ基板は、未配線ですので使用する CPU ボードと I/O に応じて、配線を行ってください。

### < 使用ベースボード >

ベースボード BB64E3694F(H8TinyBB64E)  
 実装 CPU HD64F3694FP  
 使用する I/O LED・Switch・IIC・AT93C46(SPI)・  
 DC モータドライバ・赤外線入出力

注: こちらの配線例は一例です。

実際にはユーザ様が所持するベースボードと使用する評価用 I/O に合わせて、ユーザ様が独自に配線を行う必要があります。

### < 配線先対応表 >

#### HD64F3694FP ポート端子

Port1	ジャンパ基板接続先	Port2	ジャンパ基板接続先	Port5	ジャンパ基板接続先
0		0		0	SIO_CS
1		1	LN_RX	1	SIO_DO
2		2	LN_TX	2	SIO_DI
3	-	3	-	3	SIO_SK
4		4	-	4	LED1
5	SW3	5	-	5	LED2
6	SW2	6	-	6	IIC_SDA
7	LIN_RX	7	-	7	IIC_SCL

Port7	ジャンパ基板接続先	Port8	ジャンパ基板接続先	PortB	ジャンパ基板接続先
0	-	0	LED3	0	In I_1
1	-	1		1	In I_2
2	-	2	PWM	2	In I_3
3	-	3		3	In I_4
4	M_R	4	CARY	4	In
5	M_L	5		5	In
6	LED4	6		6	In
7	-	7		7	In

#### Tiny I/O 2

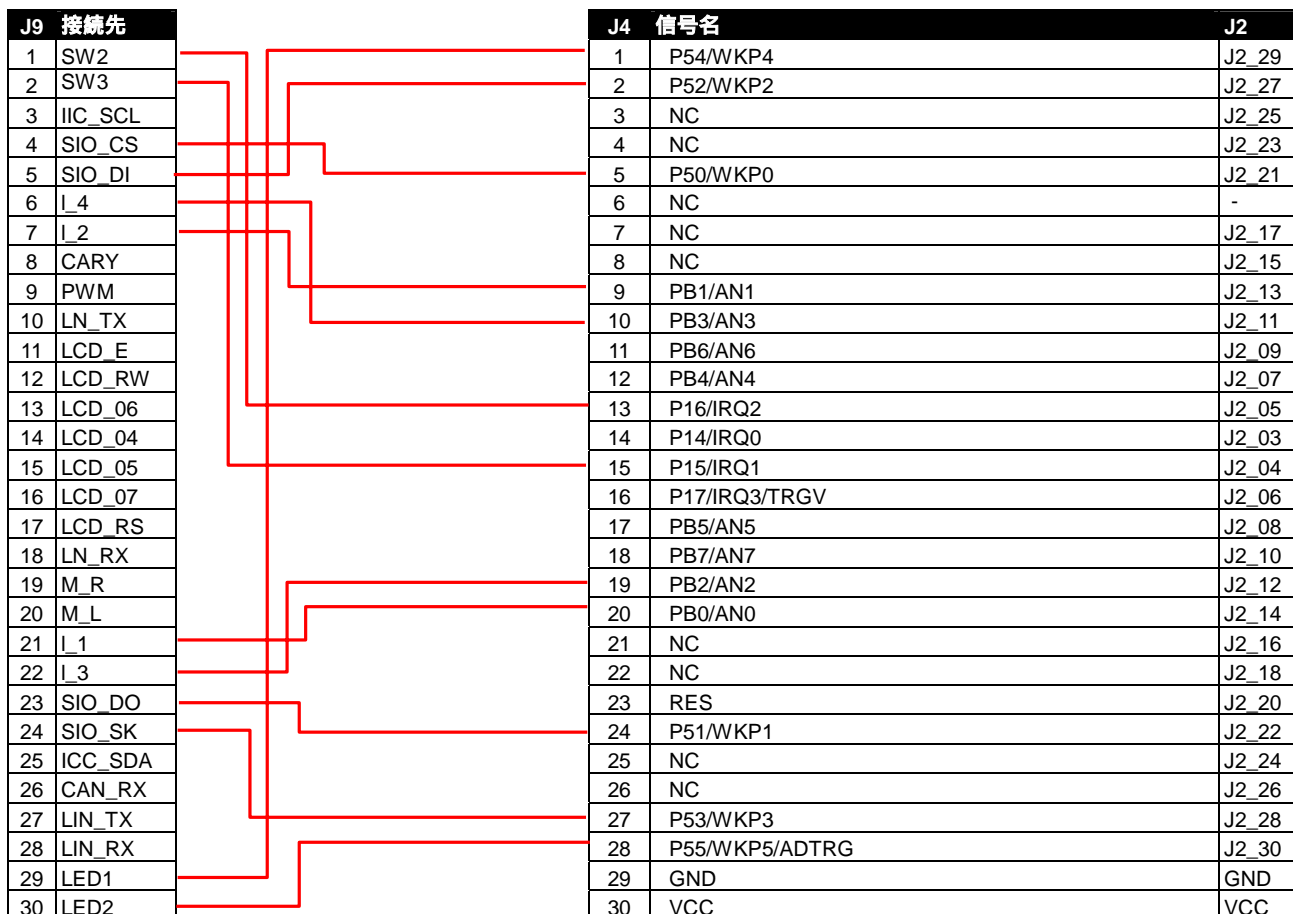
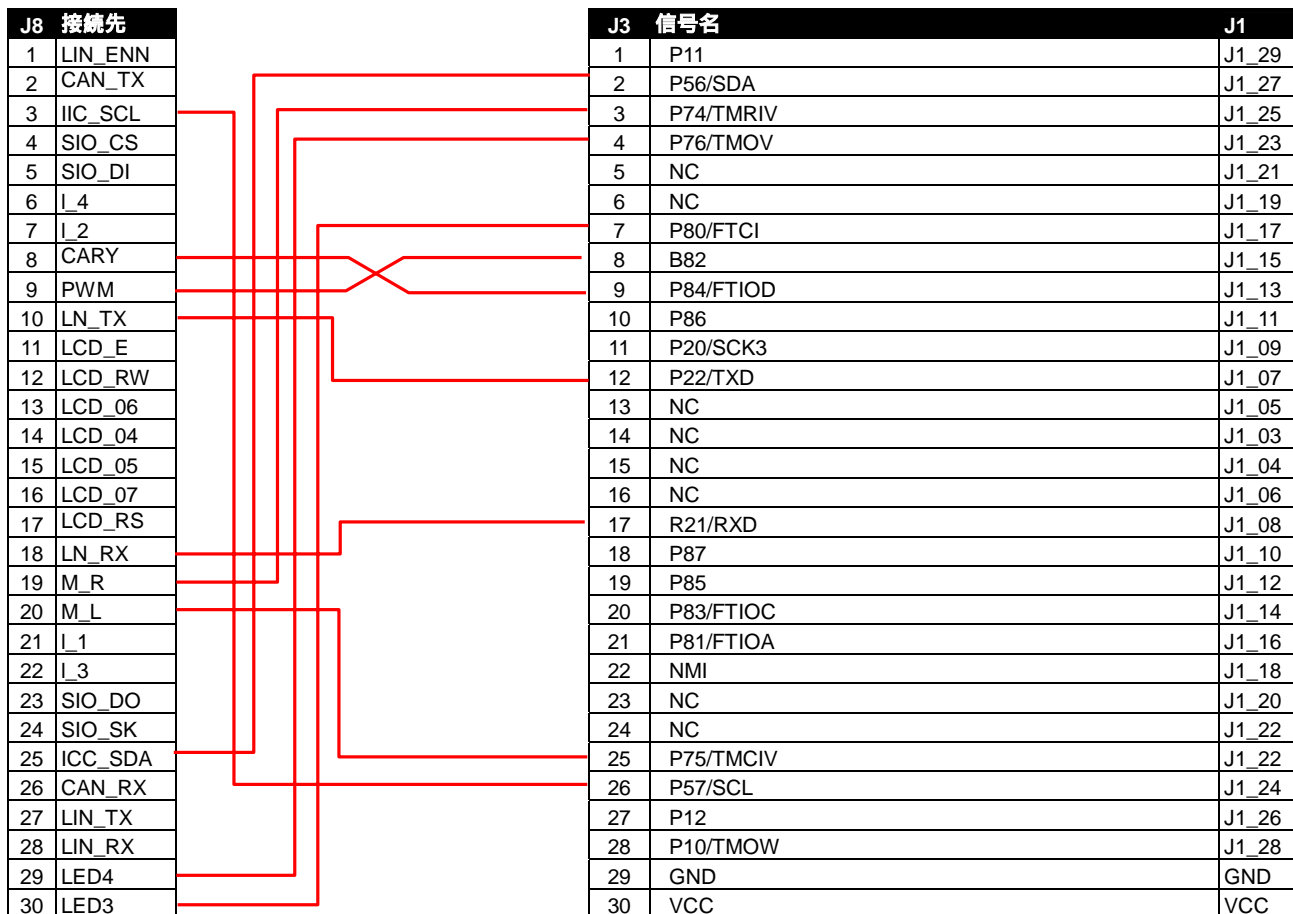
LED	ボード接続先	Switch	ボード接続先	LCD	ボード接続先
LED1	P5_4/WKP4	I_1	PB_0/AN0	LCD_4	
LED2	P5_5/WKP5	I_2	PB_1/AN1	LCD_5	
LED3	P8_0/FTCI	I_3	PB_2/AN2	LCD_6	
LED4	P7_6/TMOV	I_4	PB_3/AN3	LCD_7	
		SW2	P1_6/IRQ2	LCD_E	
		SW3	P1_5/IRQ1	LCD_RS	
				LCD_RW	

IIC	ボード接続先	AT93C46	ボード接続先	Motor	ボード接続先
SDA	P5_6/SDA	SIO_DO	P5_1/WKP1	M_R	P74/TMRIV
SCL	P5_7/SCL	SIO_DI	P5_2/WKP2	M_L	P75/TMCIV
		SIO_CS	P5_0/WKP0	PWM	P8_2/FTIOB
		SIO_SK	P5_3/WKP3		

IR	ボード接続先	CAN	ボード接続先	LIN	ボード接続先
LN_TX	P2_2/TxD	CAN_TX		LIN_TX	
LN_RX	P2_1/RxD	CAN_RX		LIN_RX	
CARY	P8_4/FTIOD			LIN_ENN	

<ジャンパボード配線表>

[CPU:HD64F3694FP (BB64E3694F)]



J8, J9 は 3 ピンから 28 ピンまで、全て基板上でパラレル接続してあります。