

参考配線表

本ボードはジャンパ基板を用いることで、全BBシリーズCPUボードのオプションとして使用できます。付属のジャンパ基板は、未配線ですので使用するCPUボードとI/Oに応じて、配線を行ってください。

<使用ベースボード>

ベースボード **BB64A2B8SNF (R8CTinyBB64A)**
 実装CPU **R5F212B8SNFP**
 使用するI/O **LED・Switch・IIC・AT93C46(SPI)・
 DC モータドライバ・赤外線入出力・LCD**

注:こちらの配線例は一例です。

実際にはユーザーが所持するベースボードと使用する評価用I/Oに合わせて、ユーザーが独自に配線を行う必要があります。

<配線先対応表>

R5F212B8SNFP ボード端子

Port0	ジャンパ基板接続先	Port1	ジャンパ基板接続先	Port2	ジャンパ基板接続先	Port3	ジャンパ基板接続先
0	SIO_CS	0	LED1	0		0	
1	SIO_DO	1	LED2	1	PWM	1	
2	SIO_DI	2		2	M_R	2	SW3
3	SIO_SK	3		3	M_L	3	
4	I_4	4	LN_TX	4		4	SDA
5	I_3	5	LN_RX	5	CARY	5	SCL
6	I_2	6		6		6	SW2
7	I_1	7		7		7	

Port4	ジャンパ基板接続先	Port5	ジャンパ基板接続先	Port6	ジャンパ基板接続先	Port8	ジャンパ基板接続先
0	-	0	LCD_4	0	LCD_E	0	LED3
1	-	1	LCD_5	1	LCD_RS	1	LED4
2	-	2	LCD_6	2		2	
3		3	LCD_7	3		3	
4		4		4		4	
5		5	-	5		5	
6		6	-	6		6	
7		7	-	7		7	-

Tiny I/O 2

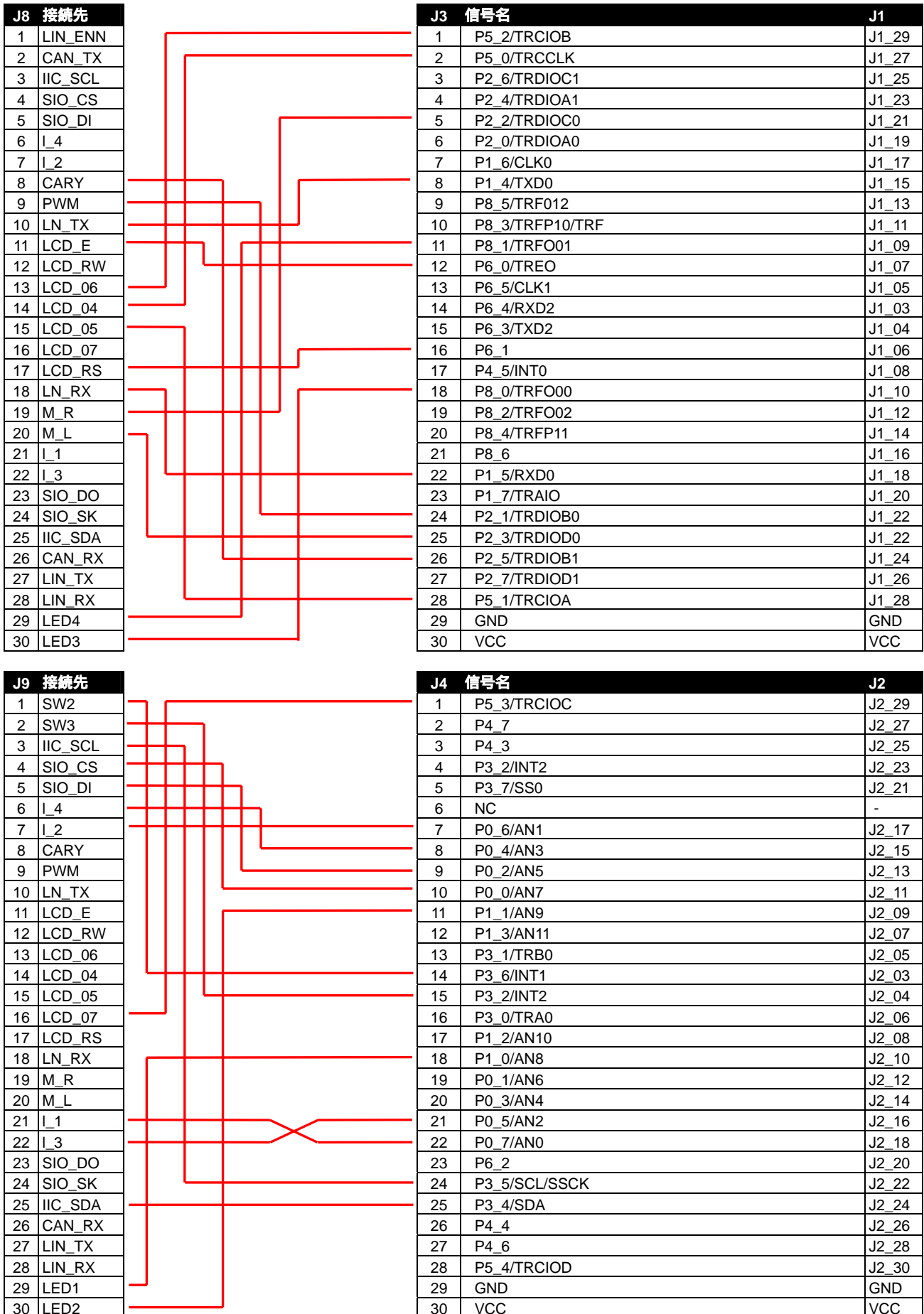
LED	ボード接続先	Switch	ボード接続先	LCD	ボード接続先
LED1	P1_0/AN8	I_1	P0_7/AN0	LCD_4	P5_0/TRCCLK
LED2	P1_1/AN9	I_2	P0_6/AN1	LCD_5	P5_1/TRCIOA
LED3	P8_0/TRFO00	I_3	P0_5/AN2	LCD_6	P5_2/TRCIOB
LED4	P8_1/TRFO01	I_4	P0_4/AN3	LCD_7	P5_3/TRCIOA
		SW2	P3_6/INT1	LCD_E	P6_0/TREO
		SW3	P3_2/INT2	LCD_RS	P6_1
				LCD_RW	

IIC	ボード接続先	AT93C46	ボード接続先	Motor	ボード接続先
SDA	P3_4/SDA	SIO_DO	P0_1/AN6	M_R	P2_2/TRDIOC0
SCL	P3_5/SCL	SIO_DI	P0_2/AN5	M_L	P2_3/TRDIOD0
		SIO_CS	P0_0/AN7	PWM	P2_1/TRDI0B0
		SIO_SK	P0_3/AN4		

IR	ボード接続先	CAN	ボード接続先	LIN	ボード接続先
LN_TX	P1_4/TxD	CAN_TX		LIN_TX	
LN_RX	P1_5/RxD	CAN_RX		LIN_RX	
CARY	P2_5/TRDIOB1			LIN_ENN	

<ジャンパボード配線表>

[CPU:R5F212B8SNFP (BB64A2B8SNF)]



J8、J9 は 3 ピンから 28 ピンまで、全て基板上でパラレル接続してあります。