

参考配線表

本ボードはジャンパ基板を用いることで、全 BB シリーズ CPU ボードのオプションとして使用できます。付属のジャンパ基板は、未配線ですので使用する CPU ボードと I/O に応じて、配線を行ってください。

<使用ベースボード>

ベースボード BB64E36057F(H8TinyBB64E)
 実装 CPU HD64F36057FP
 使用する I/O CAN・LCD

注:こちらの配線例は一例です。

実際にはユーザーが所持するベースボードと使用する評価用 I/O に合わせて、ユーザーが独自に配線を行う必要があります。

<ジャンパボード配線表 参考例>

[CPU: H8/36057F]

J8、J9 の 3~28 ピンは全て基板上でパラレル接続となっています。

J8	接続先	J3	信号名	J1	J9	接続先	J4	信号名	J2
1	LIN_ENN	1	P11/PWM	J1_29	1	SW3	1	P54/*WKP4	J2_29
2	CAN_TX	2	P56	J1_27	2	SW2	2	P52/*WKP2	J2_27
3	IIC_SCL	3	P74/TMRIV	J1_25	3	IIC_SCL	3	P96/HRxD	J2_25
4	SIO_CS	4	P76/TMOV	J1_23	4	SIO_CS	4	P94	J2_23
5	SIO_DI	5	P63/FTIOD0	J1_21	5	SIO_DI	5	P50/*WKP0	J2_21
6	I_4	6	P61/FTIOB0	J1_19	6	I_4	6	-	-
7	I_2	7	P60/FTIOA0	J1_17	7	I_2	7	PB6/AN6	J2_17
8	CARY	8	P65/FTIOB1	J1_15	8	CARY	8	PB4/AN4	J2_15
9	PWM	9	P67/FTIOD1	J1_13	9	PWM	9	PB1/AN1	J2_13
10	LN_TX	10	P86/E10T_1	J1_11	10	LN_TX	10	PB3/AN3	J2_11
11	LCD_E	11	P20/SCK3	J1_09	11	LCD_E	11	P91/SSCK	J2_09
12	LCD_RW	12	P22/TXD	J1_07	12	LCD_RW	12	P93/SSI	J2_07
13	LCD_06	13	P70/SCK3_2	J1_05	13	LCD_06	13	P16	J2_05
14	LCD_04	14	P72/TXD_2	J1_03	14	LCD_04	14	P14/*IRQ0	J2_03
15	LCD_05	15	P71/RXD_2	J1_04	15	LCD_05	15	P15/*IRQ1/TMIB1	J2_04
16	LCD_07	16	P23	J1_06	16	LCD_07	16	P17/*IRQ3/TRGV	J2_06
17	LCD_RS	17	P21/RXD	J1_08	17	LCD_RS	17	P92/SSO	J2_08
18	LN_RX	18	P87/E10T_2	J1_10	18	LN_RX	18	P90/*SCS	J2_10
19	M_R	19	P85/E10T_0	J1_12	19	M_R	19	PB2/AN2	J2_12
20	M_L	20	P66/FTIOC1	J1_14	20	M_L	20	PB0/AN0	J2_14
21	I_1	21	P64/FTIOA1	J1_16	21	I_1	21	PB5/AN5	J2_16
22	I_3	22	*NMI	J1_18	22	I_3	22	PB7/AN7	J2_18
23	SIO_DO	23	P62/FTIOC0	J1_20	23	SIO_DO	23	*RES	J2_20
24	SIO_SK	24	P24	J1_22	24	SIO_SK	24	P51/*WKP1	J2_22
25	ICC_SDA	25	P75/TMCIV	J1_24	25	ICC_SDA	25	P95	J2_24
26	CAN_RX	26	P57	J1_26	26	CAN_RX	26	P97/HTxD	J2_26
27	LIN_TX	27	P12	J1_28	27	LIN_TX	27	P53/*WKP3	J2_28
28	LIN_RX	28	P10	J1_30	28	LIN_RX	28	P55/*WKP5/*ADTRG	J2_30
29	LED4	29	GND	GND	29	LED1	29	GND	GND
30	LED3	30	Vcc	VCC	30	LED2	30	Vcc	VCC

配線図

